

Συσχεδίαση συστημάτων υλικού/λογισμικού

ΕΞΕΤΑΣΤΕΑ ΥΛΗ

- Η εξεταστέα ύλη του μαθήματος είναι τα **Κεφάλαια 1 – 5 και 7-8** από το βιβλίο "System Level Design Model with re-Use of System IP", P. Cavalloro, C. Gendarme, K. Kronlöf, J. Mermet, J. van Sas, K. Tiensyrjä, N. Voros (Editors), ISBN: 1-4020-7594-4, Kluwer Academic Publishers, 2003
- Οι διαφάνειες του μαθήματος
- Οι παρουσιάσεις στο φάκελο **Έγγραφα/ΠΑΡΟΥΣΙΑΣΕΙΣ**