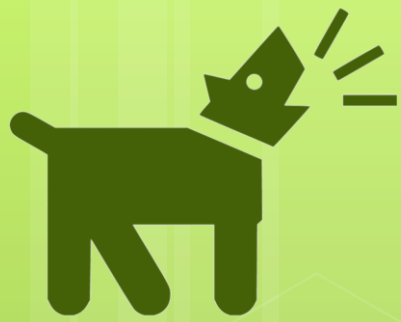




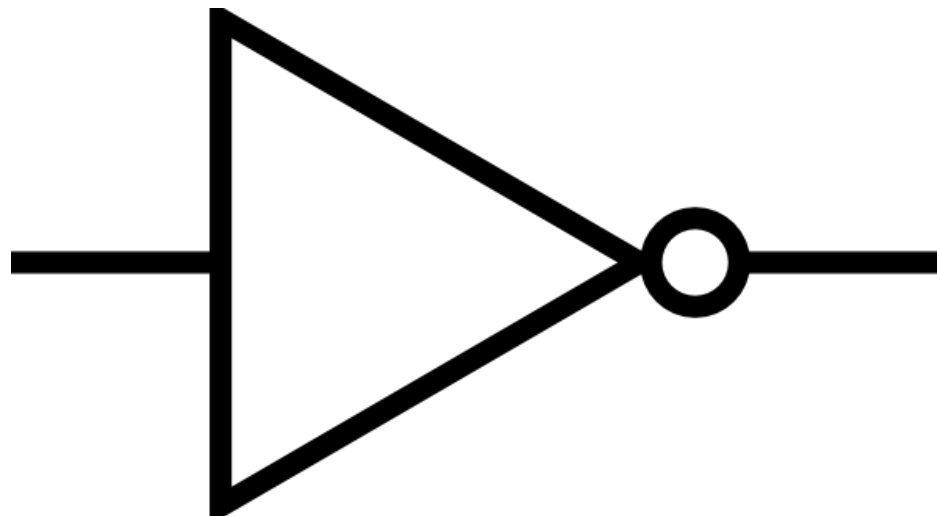
ΓΑΒ LAB

3 Δεκέμβρη 2025

Λογική Σχεδίαση

Η εφαρμοσμένη άσκηση

Η πύλη NOT



Η πύλη NOT



DM7404

Hex Inverting Gates

General Description

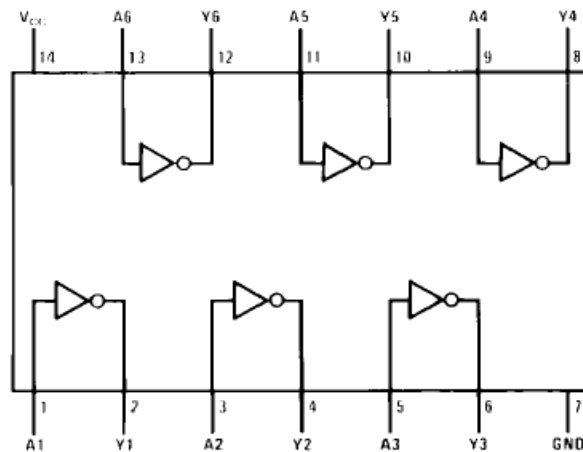
This device contains six independent gates each of which performs the logic INVERT function.

Ordering Code:

Order Number	Package Number	Package Description
DM7404M	M14A	14-Lead Small Outline Integrated Circuit (SOIC), JEDEC MS-012, 0.150 Narrow
DM7404N	N14A	14-Lead Plastic Dual-In-Line Package (PDIP), JEDEC MS-001, 0.300 Wide

Devices also available in Tape and Reel. Specify by appending the suffix letter "X" to the ordering code.

Connection Diagram



Function Table

$$Y = \bar{A}$$

Inputs	Output
A	Y
L	H
H	L

H = HIGH Logic Level

L = LOW Logic Level

DM7408

Quad 2-Input AND Gates

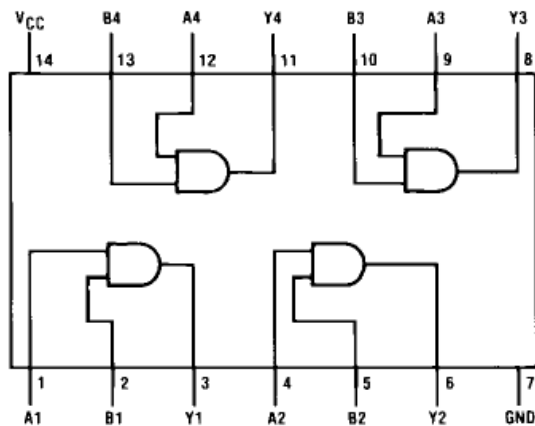
General Description

This device contains four independent gates each of which performs the logic AND function.

Ordering Code:

Order Number	Package Number	Package Description
DM7408N	N14A	14-Lead Plastic Dual-In-Line Package (PDIP), JEDEC MS-001, 0.300 Wide

Connection Diagram



Function Table

$$Y = AB$$

Inputs		Output
A	B	Y
L	L	L
L	H	L
H	L	L
H	H	H

H = HIGH Logic Level
L = LOW Logic Level

DM74LS32

Quad 2-Input OR Gate

General Description

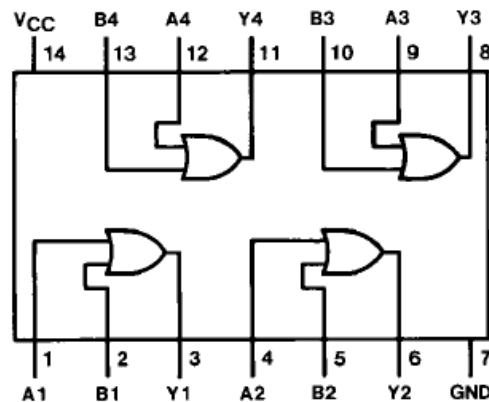
This device contains four independent gates each of which performs the logic OR function.

Ordering Code:

Order Number	Package Number	Package Description
DM74LS32M	M14A	14-Lead Small Outline Integrated Circuit (SOIC), JEDEC MS-120, 0.150 Narrow
DM74LS32SJ	M14D	14-Lead Small Outline Package (SOP), EIAJ TYPE II, 5.3mm Wide
DM74LS32N	N14A	14-Lead Plastic Dual-In-Line Package (PDIP), JEDEC MS-001, 0.300 Wide

Devices also available in Tape and Reel. Specify by appending the suffix letter "X" to the ordering code.

Connection Diagram



Function Table

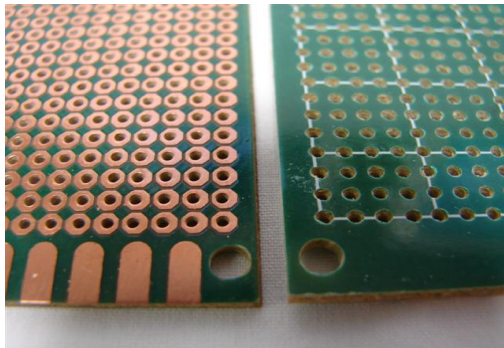
$$Y = A + B$$

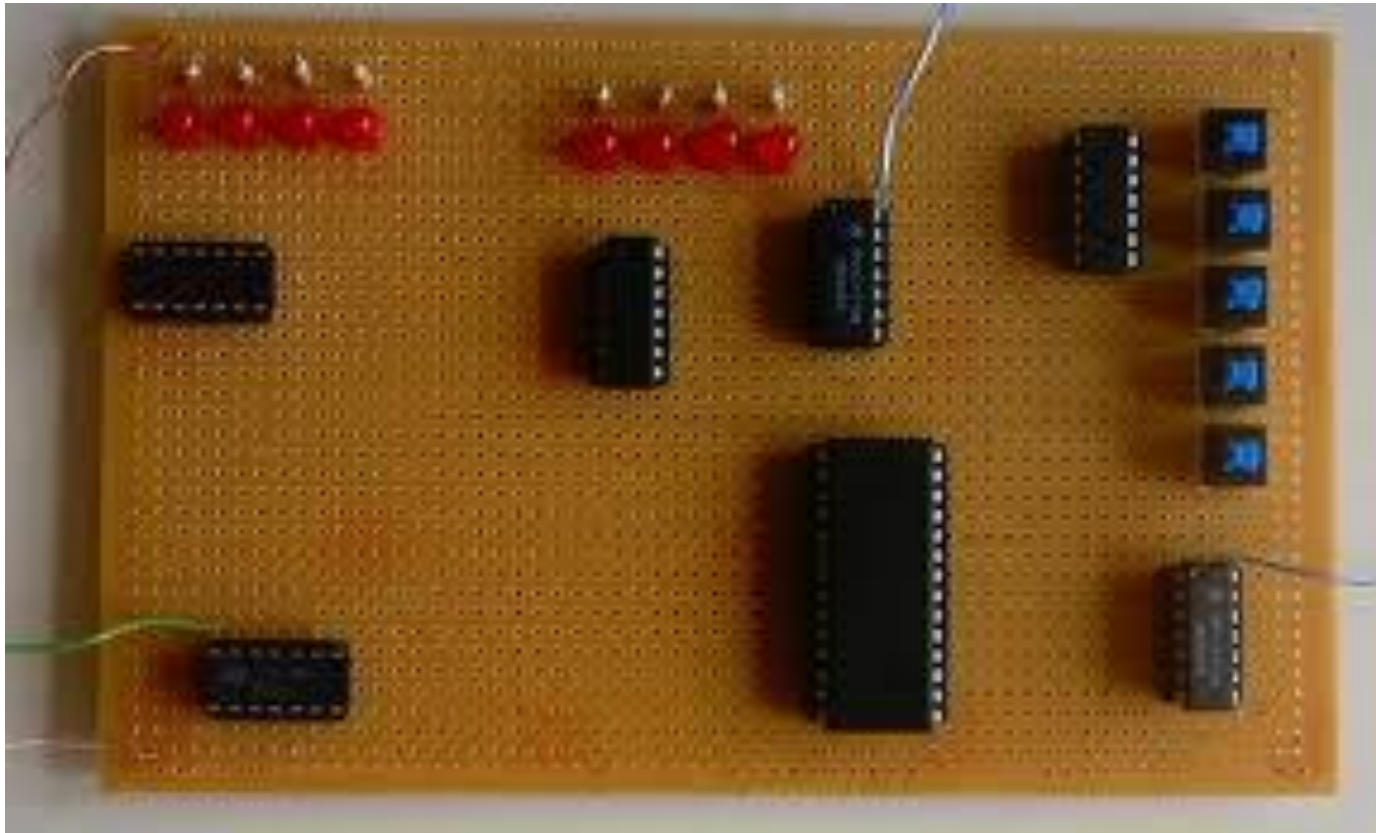
Inputs		Output
A	B	Y
L	L	L
L	H	H
H	L	H
H	H	H

H = HIGH Logic Level
L = LOW Logic Level



Υλοποίηση





Ανάληψη εργασίας

- Θέμα
 - Προσωπική επιλογή
- Διαδικασία
 - Αποστολή email με
 - Τίτλο κυκλώματος
 - Αναλυτικό σχέδιο
 - **Λήψη επιβεβαίωσης**



Παράδοση εργασίας

- Προϋπόθεση για βαθμολογία
 - Κύκλωμα **που λειτουργεί**
- Πρώτη ευκαιρία
 - Τετάρτη, 14 Ιανουαρίου (προτεινόμενη)
- Δεύτερη ευκαιρία
 - Τετάρτη, 21 Ιανουαρίου (για διορθώσεις)
- Τελευταία ευκαιρία
 - Ημέρα εξέτασης θεωρίας (απώλεια βαθμών)



Τι δίνω και τι κρατάω;

- Δείχνω
 - Το κύκλωμα να λειτουργεί
- Δίνω
 - Ένα κομμάτι της πλακέτας
- Κρατάω
 - Την υπόλοιπη λειτουργική πλακέτα

Βαθμολογία εργασίας

- Μέγιστο
 - 4 βαθμοί επιπλέον
- Συνήθως
 - 2 βαθμοί επιπλέον

Σχεδίαση της XOR

?